



並列生物情報処理のさらなる加速

ベストプラクティスの共有による、シーズとニーズのマッチング

設置目的

GPUやSIMD等の並列情報処理機構が組み込まれたアクセラレータカードが、計算資源として注目されるようになりました。しかしながら、このようなアクセラレータの利用には、製品毎に異なる設計上の特徴を理解してプログラミングする必要があり利用には高度な知識と技術が必要となります。また、一般的に公開されていない情報もあり、利用ユーザにとって、自身の問題に適したアクセラレータを選択することは、大きな成果を達成する上で課題となります。そこで、アクセラレータWGでは、このような各種アクセラレータを、主に生物情報処理に応用するために必要な情報共有の媒体として活動を行うことで、これまで距離のあった、アクセラレータとし

てのシーズを持つ産業界と、生物情報処理に関する応用のニーズを持つ業界との間で、実用的なユースに関する情報の蓄積と提供する場を構築します。

活動内容

アクセラレータWGでは、GPU SIMD FPGA Cell等の現在利用できるアクセラレータ関連製品に対して、以下の3つの活動を実施いたします。

- 1.WGセミナーによる最新技術動向の情報発信と、マッチング・チャンスの創出。
- 2.各種アクセラレータの長所を伸ばし、適切なユーザへのリーチを支援。
- 3.並列生物情報処理の啓蒙

活動頻度

月1回から2回のミーティングを予定しています。

参加資格

WGへ参加するためには、個人・法人問わず、原則IPAB会員である事が必要です。IPAB会員になるためには、IPAB事務局にお問い合わせください。

参加方法

IPAB会員の方は、IPAB事務局にWG参加の旨をご連絡ください。また、WGに関する問い合わせに関しても同様に事務局にご連絡ください。

連絡方法

IPAB事務局の連絡先は以下のようになっております。e-mailによるご連絡が便利です。

〒111-0053

東京都台東区浅草橋1丁目32-6
コスモス浅草橋酒井ビル4階
(株)ベストシステムズ内

Tel&Fax 03-5683-6511

e-mail: office@ipab.org

IPAB事務局宛